

CURRICULUM VITAE

01 - ANTECEDENTES PERSONALES

Apellido: Marrone
Nombres: Luis Armando
Nacionalidad: Argentino Estado Civil: Casado
Domicilio de notificaciones Dentro del Radio Urbano de La Plata (Art. 20 Ord. 101)
Calle: 50 y 115, 1er.piso LINTI
Teléfono: (0221) 422-3528

02 - ESTUDIOS REALIZADOS Y TITULOS OBTENIDOS (indicar entidad otorgante y año)

Universitarios:
De grado:
Ingeniero Electromecánico orientación Electrónica. Graduado con Diploma de Honor en la Facultad de Ingeniería de la Universidad de Buenos Aires (FIUBA. Ingreso en febrero de 1972, egreso en marzo de 1978).

05 - CURSOS DE PERFECCIONAMIENTO O DE POSTGRADO

Junio 1977 – Curso de Introducción a los Ordenadores, IBM Argentina

Octubre 1977 – Curso de Análisis y Diseño de Sistemas de Teleprocesamiento, IBM Argentina.

Abril – Noviembre 1977 – Curso de Control Automático Avanzado, Depto. de Electrónica de la FIUBA.

Marzo 1978 – Curso de Introducción al Sistema 370, IBM Argentina.

Marzo 1978 – Curso de Memoria Virtual, IBM Argentina.

Agosto 1980 – Curso de Dispositivos Semiconductores a cargo del Ing. Bilotti en el Depto. de Graduados de Electrónica de la FIUBA.

Agosto 1981 – Curso sobre Transmisión Numérica de la Información, dictado por profesores invitados de la Escuela Nacional Superior de Telecomunicaciones de Bretaña (Francia), en el Instituto Tecnológico Buenos Aires.

Julio – Octubre 1984 – Curso de Capacitación Gerencial en Sistemática S. A. a cargo del Prof. Crespo Casares del Instituto IDEA.

Noviembre – Diciembre 1985 – Curso de Capacitación Docente a cargo del Gabinete Psicopedagógico de la FIUBA.

Marzo – Junio 1987 – Seminario sobre el Método Científico a cargo del Prof. Klimovsky, Escuela Superior Latinoamericana de Informática (ESLAI).

Julio 1987 – Curso de Arquitectura de Data Flow a cargo del Dr. Joao Catto, Phd.

Universidad de Manchester, ESLAI.

Agosto – Septiembre 1987 – Seminario sobre Programación Concurrente a cargo del Prof. Paolo Ancilotti, Universidad de Pisa, ESLAI.

Noviembre 1987 – Curso de Códigos Correctores de Errores a cargo del Dr. Mario Blaum, Phd. Caltech (USA), ESLAI.

Julio 1988

- VI Escuela de Computación, 1988, UNICAMP Brasil: Métodos de validación de Sistemas Digitales. Flavio Wagner, UF Río Grande do Sul.

- Parallel Architectures. H. Kung. Carnegie Mellon. USA.

- Vector Processing. M. Ergovic. UCLA. USA.

Mayo 1990 – Cursos de Multiplexación de datos y de X.25 en CASE/DATATEL, Annapolis, USA.

Noviembre 1991 – Curso de Central NEC 2400 Organizado por NEC Argentina.

Octubre 1992 – Curso de Redes Locales organizado por IEEE Sección Argentina.

Marzo 1993 – Cursos de Uso eficaz del tiempo y Negociación efectiva, organizados por Price Waterhouse.

Mayo 1993 – Curso de TCP/IP Organizado por IEEE Sección Argentina.

Septiembre 1993 – Curso de Bridges y Routers organizado por LOGTEL.

Mayo 1994 – Curso de Evaluación de Proyectos, organizado por Price Waterhouse.

Junio 1994 – Curso de Redes ATM, organizado por LOGTEL.

Septiembre 1995 – Seminario “Como triunfar en la Revolución del Cliente” dictado por Jan Carlzon y Karl Albrecht. HSM.

Junio 1998 – Programa “Marketing for non-specialists”, University of California, Berkeley.

Agosto 1998 – Programa de Fortalecimiento Gerencial, TEC Consultores.

1999 – Seminario de Formación Directiva, Finanzas operativas y estructurales. IAE, Universidad Austral.

07 - ANTECEDENTES DOCENTES Y DE INVESTIGACIÓN

1974 – 1976 – Ayudante de segunda regular en Física I en el Depto. de Física de la FIUBA; cargo obtenido por concurso interno. Participé en la organización de trabajos de laboratorio sobre óptica geométrica.

1977 – Colaborador docente en Control Automático, Depto. de Electrónica de la FIUBA. Realicé una interfase para conectar un graficador a la computadora analógica

de la cátedra. También desarrollé programas de aplicación didáctica para la computadora.

1978 – 1979 – Ayudante de primera dedicación exclusiva en Técnica Digital, Depto. de Electrónica de la FIUBA.

1979 – 1982 – Jefe de Trabajos Prácticos con la misma dedicación en la cátedra de Técnica Digital, Depto. de Electrónica de la FIUBA. Bajo mi supervisión se reacondicionaron bancos experimentales de circuitos lógicos combinacionales y secuenciales. Redacté guías de trabajos prácticos y apuntes suplementarios de memorias y códigos correctores de errores.

1979 – 1980 – Profesor del curso Introductorio de Ingreso, FIUBA.

1980 – Auxiliar docente del curso de postgrado sobre Microprocesadores, Depto. de Electrónica de la FIUBA. Realicé el dictado de clases prácticas y desarrollo de programas de aplicación didáctica. Supervisé el armado y puesta a punto de los kits de desarrollo en base a los microprocesadores 6800 y 9900 utilizados en el curso.

1981 – 1985 – Profesor del curso de postgrado sobre Filtros Digitales, Depto. de Electrónica de la FIUBA. Desarrollé programas de simulación de distintos tipos de filtros.

1982 – 1987 – Jefe de Trabajos Prácticos dedicación exclusiva en Técnica de Pulsos, dedicación semi-exclusiva desde marzo de 1983 y con cargo regular desde marzo de 1986. Redacté guías de trabajos prácticos e implementé la utilización del programa SPICE y de CSMP para simulación de circuitos digitales, también tuve a cargo clases teóricas. Con el mismo cargo a partir de junio de 1986 me desempeñé en Técnica Digital hasta marzo de 1988 y en Computadoras, teniendo a cargo en ésta última clases teóricas de arquitecturas paralelas y supervisé grupos de estudio sobre arquitecturas de flujo de datos.

1985 – Jefe de Trabajos Prácticos dedicación simple en Técnica Digital desde octubre de 1985 a marzo de 1986, cargo obtenido por concurso interno.

1986 – 1987 – 1989 – Profesor invitado por la I Escuela Argentino Brasileña de Informática para un curso sobre Introducción a las Arquitecturas Paralelas, en colaboración, en la Universidad de Campinas, Brasil. En la II Escuela Argentino Brasileña de Informática tuve a cargo un curso sobre Arquitecturas no Convencionales, en febrero de 1987, en la Universidad Nacional del Centro, Tandil, Argentina. En la IV EBAI dicté, en colaboración un curso sobre Arquitecturas RISC.

Noviembre 1986 – Profesor del curso de extensión sobre Computadoras de Arquitecturas Modernas, organizado por el Depto. de Electrónica de la FIUBA.

Marzo 1986 – Diciembre 1989 – Instructor en la Escuela Superior Latinoamericana de Informática (E.S.L.A.I.); cargo obtenido por concurso abierto de antecedentes y oposición resultando primero en orden de mérito. Desempeñé tareas docentes en Organización del Computador, Arquitectura del Computador, Introducción a la Algorítmica y Taller I, en forma alternativa. En el segundo semestre de 1989 dicté Sistemas Operativos.

1988 – 1997 – Profesor Adjunto dedicación semi-exclusiva en Señales y Sistemas, desde marzo de 1988 hasta julio de 1989; cargo obtenido por concurso interno. Depto. de Electrónica, FIUBA. Con el mismo cargo, desde agosto de 1989 a marzo de 1997

estuve a cargo en forma alternativa de Señales y Sistemas y Seminario de Electrónica en tópicos relacionados con Arquitecturas y Redes de Computadoras.

Octubre 1988 – Julio 1990 – Profesor Adjunto interino, con dedicación equivalente a semi-exclusiva, en Arquitecturas de los Sistemas de Cómputos II, en la Universidad Nacional de La Patagonia San Juan Bosco.

1988 – 1989 – Profesor Adjunto interino, dedicación simple en Seminario de Nuevas Tecnologías, Taller de Arquitecturas, Redes de Computadoras I y Seminario de Redes a partir de octubre de 1988 y con cargo regular a partir de abril de 1989. Facultad de Ciencias Exactas, Depto. de Informática, Universidad Nacional de La Plata.

Agosto 1997 – Octubre 2001 – Profesor Titular interino, dedicación simple, en seminario de Redes. Facultad de Ciencias Exactas y posteriormente Facultad de Informática de la Universidad Nacional de La Plata.

Octubre 2001 – A la fecha – Profesor Titular regular en Seminario de Redes y Trabajo de Grado. Facultad de Informática, Universidad Nacional de La Plata. Profesor titular regular de Redes de Computadoras en el Master de Redes de Computadoras de la Universidad Nacional de La Plata. Modalidad presencial y a distancia . Redes I y Redes II.

Marzo 1997 – A la Fecha – Profesor Asociado regular en Comunicación de Datos. Depto. de Electrónica, FIUBA.

Mayo 2002 – A la fecha – Profesor del curso de Redes de Datos y de Optimización de tráfico de la Maestría en Ingeniería en Telecomunicaciones, Escuela de Graduados en Ingeniería Electrónica y Comunicaciones, FIUBA.

08 - **CARGOS Y FUNCIONES DESEMPEÑADOS**

8.1 Universitarios

1987 – 1988 – Integrante del Comité Asesor del Plan Nacional de Informática y Electrónica, SECYT.

Octubre 1987 – Integrante de la comisión curricular constituida por resolución del Rectorado de la UBA, para la creación de una carrera en Ingeniería de la computación; designado por el Consejo Superior de la FIUBA.

1994 – 1997 – Integrante de la comisión curricular de la Carrera de Ingeniería Electrónica por resolución del Consejo Directivo de la Facultad de Ingeniería de la Universidad de Buenos Aires.

1995 – Miembro del comité evaluador de trabajos, JAIIO'95.

1995 – A la fecha – Co-Director del Laboratorio de Investigación en Nuevas Tecnologías Informáticas (LINTI), Facultad de Informática, UNLP.

1999 – 2000 – Director de la Carrera de Licenciatura en Informática de la Facultad de Informática, Universidad Nacional de La Plata.

2000 – A la fecha – Co-director de la Maestría de Redes de la UNLP.

Diciembre 2001 – A la fecha – Miembro de la Comisión Asesora del Postgrado en Telecomunicaciones, Facultad de Ingeniería, UBA.

2006 – Revisor de Andescom 2006, III Congreso Internacional de la región Andina, IEEE Ecuador.

2006 – Integrante del comité técnico evaluador de CERMA 2006, México.

2006 – Integrante del comité evaluador de CACIC 2006, San Luis, Argentina.

8.2 En Instituciones Académicas y Científicas

1986 – Participante del Proyecto ARPAS, CONEA-ESLAI. “Estudio de factibilidad de un Procesador Vectorial”.

1987 – 1989 – Participante del Proyecto ETHOS, SECYT-ESLAI-Brasil. “Desarrollo de Arquitectura RISC orientada a LISP”.

1991 – 1993 – Director del proyecto IN014 “Ambiente de desarrollo de Sistemas Paralelos”, Universidad de Buenos Aires.

1994 – 1997 – Co-Director del Proyecto IN015 “Sistemas Paralelos: Hardware y Software”, Universidad de Buenos Aires.

1998 – 2000 – Integrante del Proyecto TI-12 “Redes de Computadoras”, Universidad de Buenos Aires.

2001 – 2003 – Integrante del Proyecto I026 “Sistemas Operativos y Multicast para Internet”, Universidad de Buenos Aires.

2004 – 2005 – Integrante del Proyecto IN031 “Perturbaciones cruzadas en servicio ADSL: modelado, estrategia de compensación y diseño de arquitectura para plataforma digital flexible”, Universidad de Buenos Aires.

2004 – 2005 – Integrante del Proyecto PAV2003-00076-00000: “Sistemas Inteligentes Para Apoyo a los Procesos Productivos- Aplicaciones de redes de transmisión inalámbrica y seguridad de dispositivos móviles”, SECYTUNLP.

8.3 Profesionales

Sistemática S. A.

Marzo 1983 – Febrero 1986 – Jefe del área de Comunicaciones de Sistemática S. A. me desempeñé como jefe del área de Comunicaciones, realizando las siguientes actividades:

- Mantenimiento de una red de teleproceso con centro en Buenos Aires, abarcando un radio de 40Km, con 60 puntos remotos.
- Compatibilización de dicha red con la Red Arpac bajo protocolo X.25 y PAD SDLC.
- Desarrollo de un sistema de monitoreo y control de la red a nivel analógico y digital en base a equipos Hewlett Packard y Codex.
- Desarrollo e implementación de una red de teleproceso en la República Oriental del Uruguay con el sistema 4700 de IBM y controlador de comunicaciones IBM 3705, con estructura jerárquica y lazos remotos.
- Desarrollo e implementación de un sistema de comunicación de voz / datos que vincula el centro de cómputos de Buenos Aires con el de Montevideo.

- Integrante del equipo administrador del sistema S.W.I.F.T. con sede administrativa en Bruselas y sede técnica en Culpepper (USA). Tuve a cargo el mantenimiento de los enlaces nacionales e internacionales de la red como así también la instalación de módems y de equipos encriptadores.

IMPSAT S.A.

Diciembre 1989 – A la fecha – Ingresé a la Empresa en Diciembre de 1989, en la Gerencia de Ingeniería realizando tareas de desarrollo e implementación que permitieron la puesta en servicio de la Red en Agosto de 1990, en carácter de soporte al Sector Comercial. 1989-1992. Fue la primera red comercial del país, de servicios de comunicación de datos, basada en tecnología satelital.

- Jefe de Producto VSAT. 1992-1995.
- Gerente de la Unidad de Negocios VSAT desde octubre de 1995 a junio de 2000.
- Gerente del área de Capacitación y Laboratorio de IMPSAT Corporation desde Junio de 2000 a mayo de 2002.
- Vicepresidente del área de Capacitación Técnica y Laboratorio de IMPSAT Corporation desde mayo de 2002 hasta la fecha. El cargo contiene alcance regional a los países de Argentina, Chile, Brasil, Perú, Ecuador, Colombia, Venezuela y USA.

09 - MIEMBRO DE JURADOS (TESIS - CONCURSOS - OTROS)

Integrante de Tribunales de Concursos Docentes

1999

Jurado titular, Arquitectura I, profesor adjunto ad-honorem, Facultad de Informática de la UNLP.

Jurado titular, Seminario de Redes, profesor adjunto ad-honorem, Facultad de Informática de la UNLP.

Jurado titular, Organización de Computadoras, profesor adjunto ad-honorem, Facultad de Informática de la UNLP.

Jurado titular, Sistemas Operativos, profesor adjunto ad-honorem, Facultad de Informática de la UNLP.

2001

Jurado titular, Lógica (curso de postgrado), profesor adjunto ad-honorem, Facultad de Informática de la UNLP.

Jurado titular, Metodologías de Programación, profesor adjunto adhonorem, Facultad de Informática de la UNLP.

Jurado titular, Taller Multimedia, profesor adjunto ad-honorem, Facultad de Informática de la UNLP.

Jurado titular, Taller de Programación orientada a objetos, profesor adjunto ad-honorem, Facultad de Informática de la UNLP.

Jurado titular, Arquitectura I, profesor adjunto dedicación simple, Facultad de Informática de la UNLP.

Jurado titular, Seminario de lenguaje ADA, profesor adjunto dedicación simple, Facultad de Informática de la UNLP.

Jurado titular, Estructura de Datos, jefe de trabajos prácticos dedicación exclusiva, Facultad de Informática de la UNLP.

Jurado titular, Programación de Computadoras, jefe de trabajos prácticos, dedicación simple, Facultad de Informática de la UNLP.

Jurado titular, Seminario B-C, Proyecto de Desarrollo, jefe de trabajos prácticos dedicación simple, Facultad de Informática de la UNLP.

Jurado titular, área Comunicaciones, profesor adjunto dedicación parcial, FIUBA.

Jurado titular área Sistemas de Computación, profesor adjunto dedicación semi-exclusiva, FIUBA.

2003

Jurado suplente, Programación orientada a objetos, profesor titular dedicación exclusiva Facultad de Informática, UNLP.

Jurado suplente, Seminario Delphi, profesor titular dedicación exclusiva, Facultad de Informática, UNLP.

Jurado titular, Estructura de Datos, profesor adjunto, dedicación exclusiva, Facultad de Informática UNLP.

Jurado titular, Seminario C, Proyecto de Desarrollo, profesor adjunto dedicación exclusiva, Facultad de Informática, UNLP.

Jurado titular, Seminario de Redes, profesor adjunto dedicación semi-exclusiva, Facultad de Informática, UNLP.

Jurado titular, Tecnología de Identificación de Autómatas, profesor adjunto dedicación simple, Facultad de Informática, UNLP.

Jurado titular, Sistemas Operativos, profesor adjunto, dedicación simple, Facultad de Informática, UNLP.

12 - **SOCIEDADES ACADÉMICAS Y PROFESIONALES DE LAS CUALES ES MIEMBRO**

Miembro de la Academia de Ciencias de New York, 1999.

Miembro de Internet2, capítulo IP, 2001.

14 - **SEMINARIOS - CONFERENCIAS Y CURSOS DICTADOS**

Julio 1981 – “Sistemas de Teleprocesamiento”. CITEC’81.

Septiembre 1982 – “Simulación de Sistemas”. VII Simposio Nacional de Control Automático.

Mayo 1988 – “Arquitecturas RISC”. Unimática’88.

1993 – “Servicios de Telecomunicaciones empresarias IMPSAT”, Jornadas de Telecomunicaciones, CNT.

Octubre 1995 – “Redes VSAT en Banda Ku”. Seminario de Tecnología Digital. INTELSAT. Río de Janeiro.

Marzo 1997 – “Nuevas Aplicaciones de Tecnologías Satelitales”. Seminario de Telecomunicaciones PCS.

Octubre 1997 – “Frame Relay”. Seminario en CACIC’97. UNLP.

Noviembre 2000 – “Servicios de datos en Redes Satelitales”. UCA.

Julio 2001 – “Internet 2”. ECI 2001. Facultad de Ciencias Exactas y Naturales, UBA.

Octubre 2004 – “IPv6: La futura Internet”. Expocomm 2004.

15 - PARTICIPACIÓN EN CONGRESOS - ENCUENTROS - JORNADAS Y SIMPOSIOS

Julio 1981 – Exposición de Ciencia y Técnica 81, en calidad de expositor.

Septiembre 1982 – VII Simposio Nacional de Control Automático, en calidad de expositor.

Septiembre de 1986 – Asistente a las 16 Jornadas de Investigación Operativa e Informática.

Noviembre de 1987 – Participante en el I Encuentro de la Investigación a la Producción en Informática y Electrónica, Mar del Plata.

1988 – Exposición Unimática 88, en calidad de expositor.

Mayo 1995 – CONIELECOMP’95. México, en calidad de expositor.

Octubre 1997 – CACIC’97, UNLP, en calidad de expositor.

Mayo 2000 – Participante en el “Collaborative Computer Science Workshop”, USAArgentina.

Marzo 2001 – Participante del “9th Internet2 Member Meeting”, Washington DC.

Julio 2001 – Escuela de Ciencias Informáticas 2001, Facultad de Ciencias Exactas y Naturales, UBA, en calidad de expositor.

Septiembre 2001 – JAIIO 2001, en calidad de expositor.

Octubre 2004 – Expocomm 2004, en calidad de expositor.

Junio 2005 – Networkers Solutions Forum 2005, en calidad de representación empresarial.

17 - TRABAJOS PUBLICADOS O ACEPTADOS PARA PUBLICAR EN REVISTAS PERIÓDICAS, ACTAS DE CONGRESOS, LIBROS O CAPÍTULOS DE LIBROS

Septiembre 1982 “Simulación de sistemas con variables de estado”, Asociación Argentina de Control Automático (AADECA).

“Simulación de sistemas con transformación bilineal”, AADECA.

Febrero 1986 “Computadoras: Introducción a las Arquitecturas Paralelo”, en colaboración. Editora da Unicamp, Campinas, Brasil.

Febrero 1987 “Sistema de simulación de RISC-I”, en colaboración, Tandil, II EBAI.

“Arquitecturas no Convencionales”, en colaboración. Editorial Kapelusz, Buenos Aires, Argentina.

Septiembre 1987 “Arquitectura RISC con soporte de Lisp”. Florianópolis, ETHOS, Brasil.

Febrero 1989 “Arquitecturas RISC”, en colaboración. Editorial Kapelusz, Buenos Aires, Argentina.

Junio 1989 “Arquitecturas RISC: Orígenes y perspectivas”, IEEE Sección Argentina, Revista Telegráfica Electrónica.

Mayo 1995 “Simulación de Sistemas Concurrentes”, en colaboración, CONIELECOMP '95, México.

Septiembre 2001 “Protocolo Multicast de congestión mínima”, en colaboración, JAIIO '2001, Buenos Aires, Argentina.

20 - FORMACIÓN Y DIRECCIÓN DE RECURSOS HUMANOS

20.2 Dirección de tesis: terminadas y aprobadas

Universidad de Buenos Aires – Facultad de Ingeniería

Tesis de Grado

- “Simulación Multinivel para microarquitecturas”. Javier Snaider. 1990
- “Diseño de arquitecturas RISC en ambientes MIMD”. Fernando Fernández. 1990
- “Cancelación adaptativa en ISDN”. Victorio Bentivoglio. 1991
- “Arquitectura y software de base para un sistema MIMD basado en memoria compartida”. Jorge Pinojovsky. 1991
- “Protocolo de Nivel 2 de comunicaciones para transmitir bajo condiciones de alta tasa de error”. Diego López. 1991
- “Descripción y análisis de sistemas concurrentes utilizando Redes de Petri”. Hernán Lardiez. 1991
- “Asignación óptima de procesos en un ambiente multiprocesador utilizando métodos de programación entera y binaria”. Leandro Ruiz. 1996

- “Aplicación de la transformada Ondita”. José Ignacio Álvarez Hamelin. 1996
- “Algoritmo de control de tráfico en ATM”. Andrés Arakaki. 1997
- “Protocolo de ruteo Multicast basado en la congestión de enlaces de datos, MPDR/MCT”. Ramiro De la Rosa González. 2002

Trabajos de Grado

- “Red de Soporte de Comunicaciones FIUBA”. Darío Druker - Juan Martín Ascar. 2003.

Universidad Nacional de La Plata – Facultad de Informática

Tesis de Grado

- “Modelización de un Protocolo de Nivel dos con repetición selectiva optimizada usando redes de Petri”. María Sposato - Elena Okoshi. 1997.
- “Simulación de Redes”. Carina Correa - Axel Comper. 1998
- “Transporte de Protocolos de Red sobre Nuevas Tecnologías. Encapsulamiento de IP versión 6 sobre Redes ATM”. C. Bonfiglio - E. Tolosa. 1999
- “Seguridad en Internet: PKI y certificados digitales”. Héctor Javier Elsener. 2002.
- “Análisis de una aplicación de Voz sobre IP versión 6”. Carlos Espósito. 2004.
- “Aplicaciones multicast sobre IPv6”. Matías Robles. 2004.

Tesis de Postgrado – Master de Redes de Datos

- “Voz sobre Frame Relay”. Gabriel D’Elia. 2000.
- “Telemedicina sobre móvil IP”. José Bava. 2004.
- “Ubiquitous Networking. A Distributed Networking Application Over Mobile Embedded Devices”. Rodolfo Kohn. 2004
- “Protocolo PGM - Pragmatic General Multicast. Su aplicación en servicio de transferencia de archivos”. María Claudia Abeledo. 2005
- “HDTV sobre IP en Internet2”. Alejandro Cabrera Obed. 2006

20.1 Becarios

Dirección de Pasantes

- Marisa Bauzá, Universidad de Buenos Aires, “Programación en Transputers”. Centro de las Ingenierías de Computación y Procesamiento de la Información, FIUBA. 1992-1994

20.3 Dirección de docentes - investigadores

Dirección de Investigadores Formados

- Alberto Enrique Dams, actualmente Profesor Titular Regular Plenario de la FIUBA. Participante en el Proyecto IN014, 1991-1993 en el que actué como Director.

20.5 Dirección personal apoyo a la investigación

Dirección de Investigadores en Formación

- José Mechoulam, Profesor Adjunto Dedicación Exclusiva. Participante en el Proyecto IN014 en el que actué como Director.
- Ernesto Mazzeo, Profesor Adjunto Dedicación Exclusiva. Participante en el Proyecto IN014 en el que actué como Director.
- Nicolás Petreanu, Becario Alumno. Participante en el Proyecto IN014 en el que actué como Director.
- Patricia Borensztein, Profesora Adjunta, Dedicación Exclusiva. Participante en los proyectos IN014 e IN015 en los que actué como Director y Co-Director Respectivamente.
- Ricardo Pantazis, Profesor Adjunto Dedicación Semiexclusiva. Participante en los proyectos IN014 e IN015 en los que actué como Director y Co-Director Respectivamente.
- Mariza Bauzá, Becaria de Perfeccionamiento. Participante en los proyectos IN014 e IN015 en los que actué como Director y Co-Director respectivamente.
- Adriana Adela Echeverría, Profesora Adjunta, Dedicación Parcial. Participante en el proyecto IN015 en el que actué como Co-Director.
- Miguel Sagreras, Profesor Adjunto Dedicación Exclusiva. Participante en el proyecto IN015 en el que actué como Co-Director.
- José Ignacio Álvarez Hamelin. Ayudante de Primera, Dedicación Exclusiva. Participante en el proyecto IN015 en el que actué como Co-Director.
- Hernán Lardiez, Ayudante de Primera Dedicación Exclusiva. Participante en los proyectos IN014 e IN015 en los que actué como Director y Co-Director Respectivamente.
- Alfredo Peña, Becario Alumno. Participante en los proyectos IN014 e IN015 en los que actué como Director y Co-Director Respectivamente.
- Alejandro Román. Profesor Adjunto Dedicación Parcial. Participante en el proyecto IN015 en el que actué como Co-Director.
- José Hernán Scalabrini Ortiz, Becario Alumno y actualmente Doctorando de la FIUBA. Participante en el proyecto IN015 en el que actué como Co-Director.
- Marcela Pérez, Jefa de Trabajos Prácticos, Dedicación Semi-exclusiva. Participante en el proyecto IN015 en el que actué como Co-Director.
- Francisco E. Castiglione, Becario Alumno. Participante en el proyecto IN015 en el que actué como Co-Director.

21 - ANTECEDENTES PROFESIONALES RELEVANTES, APORTES SIGNIFICATIVOS A LA ORGANIZACIÓN CURRICULAR

Síntesis de aportes originales en el ejercicio de la profesión

LAE – FIUBA

Mayo – noviembre de 1978 – Desarrollo y puesta a punto de un sistema de adquisición de datos para el Sistema de Teleautomatización de la red de Gas del Estado del Gran Buenos Aires.

1979-1980 – Desarrollo y puesta a punto de un equipo multiconsulta de archivos por medio de un microprocesador 8080, 32K de memoria RAM, 2K de ROM, dos unidades de disco flexible y 10 terminales de video,

Marzo de 1981 – Diseño de una interfase para cinta magnética con microprocesador 8085 en base a un equipo de desarrollo SDK-85.

Mayo de 1981– Desarrollo de interfase para una impresora Centronics, con hardware y software para un equipo de desarrollo del laboratorio.

Junio de 1982 a noviembre de 1984 – Implementación de filtros digitales por software en lenguaje Pascal en el equipo de desarrollo del laboratorio. En el Centro de Cómputos de la FIUBA desarrollé un sistema de implementación de filtros digitales óptimos, pasabajos, pasaaltos y band-stop en base al algoritmo de Remez y la ventana de Kaiser. También desarrollé implementaciones en el computador personal Hewlett Packard HP-150A, bajo sistema DOS.

Mayo a diciembre de 1982 – Colaboración con el INCYTH, (Instituto Nacional de Ciencias y Técnicas Hídricas), en el mantenimiento de su centro de cómputos consistente en una computadora PDP-11/45; sistemas operativos RSX-11D y 11M. En dicha actividad realicé una expansión de memoria RAM, interfase para conexión de terminal VT 105. También desarrollé un filtro digital por software en lenguajes Fortran IV y Macroassembler para el proyecto Alicurá.

Mayo de 1984 a diciembre de 1985 – Desarrollo de un Sistema de Automatización del Canal de Experiencias en el Depto. de Ingeniería Naval de la FIUBA, en base al microprocesador 8085, bus compatible con el microprocesador 1802. El trabajo incluye el hardware y software desarrollado en un equipo Intellec con sistema operativo ISIS-II.

Septiembre de 1985 – Asesoramiento en el proyecto de la red científica del CONICET en lo que respecta a la utilización de la red Arpac.

CICPI – FIUBA

Desde octubre de 1986 – Estudio de factibilidad de un procesador vectorial para la CONEA (proyecto ARPAS) en base al proyecto APE de la Universidad de Roma, Italia.

Febrero–julio de 1987 – Diseño de un banco de memoria RAM dinámica de 8Mbytes para la plaqueta unidad procesadora de dicho proyecto.

Agosto de 1987 – marzo de 1988 – Estudio de redes de conmutación para sistemas multiprocesadores. Simulación de distintas redes.

1989,1990 – Aplicación de redes de Petri a la verificación de protocolos de comunicación de datos.

Escuela Superior Latinoamericana de Informática (E.S.L.A.I.)

Participé en el proyecto ETHOS en el marco del convenio Argentino- Brasileño de Informática en el estudio del desarrollo de un computador de arquitectura RISC (Reduced Instruction Set Computer). En este trabajo se simularon las distintas arquitecturas RISC disponibles y se construyó un prototipo de arquitectura RISC con soporte de primitivas de Lisp. Se desarrolló el Assembler y Microassembler de una arquitectura RISC en el equipo de desarrollo HP64000 de Hewlett Packard. Además se realizó un estudio sobre lenguajes descriptores de hardware orientado hacia

arquitecturas de procesadores, con elementos de lógica temporal. Se describieron las principales arquitecturas en ISPS, como ser RISC-II y Am29000.

LINTI – UNLP

2001– Definición del Laboratorio Virtual de Redes a ser utilizado en el Master de Redes.

2001– Implementación de la primer red académica de la República basada en IPv6.

2003-2004 – Estudio de IPv6 móvil.

En desarrollo – QoS en Redes Inalámbricas.

En desarrollo – Implementación específica de QoS en VoIP sobre redes inalámbricas basadas en IPv4 y en IPv6.

Desarrollo de Material Didáctico Sistematizado

- Programa de aplicación didáctica para el desarrollo de filtros digitales basado en el algoritmo de Remez y ventana de Kaiser, utilizado en cursos de extensión del Depto. de Electrónica de la FIUBA.
- Curso de Redes I, Master de Redes, Facultad de Informática, UNLP, curso en modalidad a distancia. El material abarca guía temática, material extra de consulta y ejercicios prácticos. Disponible en <http://postgrado.linti.unlp.edu.ar> (con autorización).
- Curso de Redes II, Master de Redes, Facultad de Informática, UNLP, curso en modalidad a distancia. El material abarca guía temática, material extra de consulta y ejercicios prácticos. Disponible en <http://postgrado.linti.unlp.edu.ar> (con autorización).
- Curso TCP/IP. Curso de postgrado, Escuela de Graduados de Ingeniería Electrónica y Telecomunicaciones, FIUBA, modalidad a distancia. Disponible en <http://teleduc.fi.uba.ar> (con autorización).
- Curso de Comunicación de Datos, curso de grado, Depto. de Electrónica, FIUBA, modalidad presencial. El material abarca guía temática, material extra de consulta y ejercicios prácticos. Disponible en <http://teleduc.fi.uba.ar> (con autorización).